**(50)** **系统总线地址的功能是（ D ）。**

**A.选择主存单元地址； B.选择进行信息传输的设备；**

**C.选择外存地址； D. 指定主存和I / O设备接口电路的地址；**

**(90) 总线中地址线的作用是( C ) 。**

**A．只用于选择存储器单元； B．由设备向主机提供地址；**

**C．用于选择指定存储器单元和I/O设备接口电路的地址；**

**D．即传送地址又传送数据。**

**(106)总线中地址线的作用是 ( C )。**

**A、只用于选择存储器单元 B、由设备向主机提供地址**

**C、用于选择指定存储器单元和I/O设备接口电路的地址**

**D、上述各项均不对**

**(60)** **总线从设备是( C )。**

**A.掌握总线控制权的设备 B.申请作为从设备的设备**

**C.被主设备访问的设备 D.总线裁决部件。**

**(77) 总线的异步通信方式（ A ）。**

**A．不采用时钟信号，只采用握手信号；**

**B．既采用时钟信号，又采用握手信号；**

**C．既不采用时钟信号，又不采用握手信号；**

**D．采用时钟信号，不采用握手信号。**

**(102)** **总线通信中的同步控制是( B )。**

**A．只适合于CPU控制的方式； B．由统一时序控制的方式；**

**C．只适合于外围设备控制的方式； D．只适合于主存**

**(104)计算机使用总线结构便于增减外设,同时( C )。**

**A、减少了信息传输量 B、提高了信息的传输速度**

**C、减少了信息传输线的条数 D、上述各项均不对**

**(105)计算机使用总线结构的主要优点是便于实现积木化,缺点是( C )。**

**A、地址信息、数据信息和控制信息不能同时出现**

**B、地址信息与数据信息不能同时出现**

**C、两种信息源的代码在总线中不能同时传送**

**D、上述各项均不对**

**(108)总线复用方式可以( C )。**

**A、提高总线的传输带宽      B、增加总线的功能**

**C、减少总线中信号线的数量    D、上述各项均不对**

**(117)** **不同的信号共用一组信号线,分时传送,这种总线传输方式是( C )。**

**A、并发    B、并行    C、复用    D、上述各项均不对**

**(107)所谓三总线结构的计算机是指( B )。**

**A、地址线、数据线和控制线三组传输线**

**B、I/O总线、主存总线和DMA总线三组传输线**

**C、I/O总线、主存总线和系统总线三组传输线**

**D、上述各项均不对**

**(118)在单总线结构的CPU中，连接在总线上的多个部件( B )。**

**A．某一时刻只有一个可以向总线发送数据，并且只有一个可以从总线接收数据；**

**B．某一时刻只有一个可以向总线发送数据，但可以有多个同时从总线接收数据；**

**C．可以有多个同时向总线发送数据，并且可以有多个同时从总线接收数据；**

**D．可以有多个同时向总线发送数据，但可以有一个同时从总线接收数据。**

**(119)系统总线中的数据线、地址线和控制线是根据（ C ）来划分的。**

**A. 总线所处的位置 B. 总线的传输方向 C. 总线的传输内容**

**20. 试比较同步通信和异步通信。**

**答：同步通信——由统一时钟控制的通信，控制方式简单，灵活性差，当系统中各部件工作速度差异较大时，总线工作效率明显下降。适合于速度差别不大的场合；**

**异步通信——不由统一时钟控制的通信，部件间采用应答方式进行联系，控制方式较同步复杂，灵活性高，当系统中各部件工作速度差异较大时，有利于提高总线工作效率。**

**19）内存和外存都能直接向CPU提供数据。（×）**

**32）总线中地址线的作用是用于选择指定存储器单元和I/O设备接口电路的地址。（√）**

**33）总线的异步通信方式是不采用时钟信号，只采用握手信号。（√）**

**35）在控制器的控制方式中，机器周期内的时钟周期个数可以不相同，这属于同步控制。（√）**